

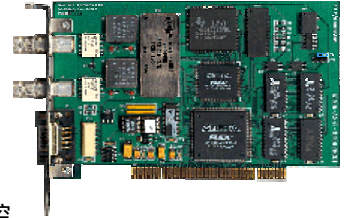


## IIB-1553-PCI

IIB-1553-PCI 是一款可提供全部 MIL-STD-1553 总线标准的测试、仿真以及总线的分析的智能型接口卡，可支持 1553A、1553B、McAIR 规范和 STANAG 3838 协议变量。

IIB-1553-PCI 支持并发的总线控制器(BC)、和最多 31 个远置终端(RT)以及总线监控器(BM)。同时也提供一个独立的具有多层触发能力的时序总线监控器 (CBM)。在 BC 和 RT 模式中提供全误差(错误)写入能力的预防功能，在 BC,RT,BM 和 CBM 模式中提供全误差(错误)检测功能。该接口卡提供可变振幅的双冗余的 1553 接口，以及标准的 2M 双端口 RAM。

主板提供 C 语言驱动程序的原始代码和标准窗口菜单驱动软件。



### 详述规格说明书

#### 常规说明

- # 兼容 MIL-STD-1553A/B, STANAG 3838 协议
- # 兼容 McAir 规范
- # 2M 的双端口 RAM (全模式)
- # 二进制和诊断
- # 可编程的实时设置
- # 可针对 Direct 或者 TX 耦合进行编程
- # 可对 TX 振幅进行编程
- # 全部错误的写入(BC & RT)
- # 全部错误的侦测(全模式)

#### 总线控制器

- 可编程的 TX 振幅
- 可编程交互信息的延迟
- 可编程 RT 响应时间
- 可编程帧频率
- 可编程信息的先后顺序
- 信息和数据的实时改变
- 非循环信息的插入
- 模式代码，广播方式
- 多重数据缓冲,全部传送和接收的信息

#### 远程终端

- 多重 RT 仿真 (可多达 31 个远置终端)
- 所有子地址可选
- 可选的广播模式
- 可编程模式代码的子地址
- 可编程状态词
- 可编程 RT 响应时间
- 信息时间贴(32 bit @ 500 nSec)
- 实时改变动态的 RT 表
- 实时改变数据和状态字

#### 总线监控

- 所有的数据缓冲可监控
- 所有数据的时间可标贴
- (分辨率 32 bit @ 10 uSec)
- 所有数据可分析

#### 时序总线的监控

- 可编程的条件触发和屏蔽
- 信息时间贴(32 bit @ 500 nSec)
- 存储所有的，存储仅有的，模式状态下的存储
- 所有错误的侦察能力

#### 主要接口

- PCI: Slave, 32 位数据
- 内存空间: 2M
- 中断: IRQA#
- 电源**      合计15 瓦  
                  +5v +/- 5% 900毫安

#### 物理特性

- 尺寸            175 x 107 毫米
- 重量            455 克

#### 环境特性

- 操作温度: 0 – 50°C
- 存储温度: -20--70°C
- 湿度: 5% – 95%不凝结
- MTBF (MIL 217F) :  
                  在 25°C下, 无故障工作 103, 234  
                  小时(GB)

#### 软件支持

- C 语言的原始代码
- 窗口菜单软件(Win3.x, WinNT, Win95)
- RT 产品测试计划 (全部协议)