IIB-1553-VME-2C

IIB-1553-VME-2C 是一款用于双通道，双重冗余的 MIL-STD-1553 应用的智能型接口卡,其提供基于 VME 总线结构的全 MIL-STD-1553 测试，仿真以及总线分析，提供 1553A，1553B，McAIR 规范和 STANAG 3838 协议变量。

每个通道支持并发的总线控制器(BC)、和最多 31 个远置终端(RT)以及总线监控器(BM)。另外还提供一个独立的具有多重触发能力的时序总线监控器设备(CBM)。在 BC 和 RT 模式中提供全误差(错误)写入能力的预防功能，在 BC,RT,BM 和 CBM 模式中提供全误差(错误)侦测功能。该卡提供两个可变振幅的双冗余的 1553 接口，每个通道提供 8M 双端口 RAM。主板提供 C 语言驱动程序的原始代码和标准窗口菜单驱动软件。

详述规格说明书

常规说明

兼容 MIL-STD-1553A/B, STANAG 3838 协议
兼容 McAir 规范
每通道 8M 的双端口 RAM (全模式)
二进制和诊断
所有的设置可实时编程
可针对 Direct 或者 TX 耦合进行编程
可对 TX 振幅进行编程
全部错误的写入(BC & RT)
全部错误的侦测(全模式)
可编程的总线耦合矩阵
外部触发(trigger-in , trigger out)
IRIG-B 定时(64 bit)选项

总线控制器

可编程的 Tx 振幅
可编程交互信息的延迟
可编程 RT 响应时间
可编程帧频率
可编程信息的排序
信息和数据可实时改变
非循环信息的插入
BC-RT,RT-BC,RT-RT 模式代码，广播方式
多重数据缓冲,全部传送的和接受的信息

远程终端

多 RT 仿真 (可多达 31 个远置终端)
所有子地址可选
可选的广播方式
可编程的模式代码子地址
可编程状态字
可编程 RT 响应时间
信息时间贴(32 bit @ 500 nSec)
实时可改变的动态 RT 表
实时改变数据和状态字

总线监控

所有数据缓冲的监控
所有数据时间可标贴 (32 bit @ 10 uSec)
所有数据可以用来分析

时序总线的监控

可编程的条件触发和屏蔽
信息时间可标贴(32 bit @ 500 nSec)
存储所有的，存储仅有的，模式状态下的储存
所有错误的侦察能力

主要接口

VME：Slave, A32, A24寻址
D32,D16,D8,组传送
内存空间：16M
中断：D08(ROAK,RORA)
IRQ1-7

电 源

+5v +/- 5% 1.45安
+12V +/- 5% 250 毫安
-12V +/- 5% 50 毫安

物理特性

尺寸 175 x 160 毫米 (6U)
重量 440 克

环境特性

操作温度：0 – 50^{0}C
存储温度：-20--70^{0}C
湿 度：5% – 95%不凝结
MTBF (MIL 217F) ：
在 25^{0}C下，无故障工作 107，438 小时(GB)

软件支持

C 语言的原代码
窗口菜单软件(WinNT, Win95)