

IIB-1553-VXI

IIB-1553-VXI 是一款基于信息通讯的、针对双冗余的 MIL-STD-1553 应用智能型接口卡。在 VXI 总线上提供全面的 MIL-STD-1553 测试、仿真和总线分析，支持 1553A、1553B、McAIR 和 STANAG 3838 协议。

同时支持总线控制器(BC)、最多 31 个远置终端(RT)以及时序总线监控器(CBM)。在 BC 和 RT 状态下中提供全误差(错误)写入功能，在 BC,RT,BM 和 CBM 模式下提供全误差(错误)侦测功能。本卡提供可变振幅的双冗余 1553 接口。支持外部触发输入和触发输出，为直接的和短线总线提供一级和二级耦合，可以在前面板上接入内部 1553 总线。

还可提供一个全兼容 MATE-CIIL 的版本。

详述规格说明书

常规说明

- # 兼容 MIL-STD-1553A/B, STANAG 3838 协议
- # 兼容 McAir 规范
- # 1M 的双端口 RAM 对于每个通道 (全模式)
- # 二进制和诊断
- # 所有设置可实时编程
- # 在前面板 Direct 或者 TX 耦合
- # 在前面板接入内部 1553 总线
- # 全误差写入功能 (BC&RT)
- # 全部错误的侦测(全模式)
- # 外部触发输入和触发输出
- # 独立操作的带有 3 个 DSP(处理器)的 CPU

总线控制器

用于信息存储的 96 Kbyte 专用 RAM
可编程的 TX 振幅
可变量的交互信息的延迟
可编程 RT 响应时间
可编程帧频率
可编程的信息排序
信息和数据可实时改变
非循环信息的插入
BC-RT,RT-BC,RT-RT,模式代码,广播方式
多重数据缓冲,全部传送的和接受的信息
全部的误差的写入和检测功能

远程终端

用于信息存储的 96 Kbyte 专用 RAM
多 RT 仿真 (最多 31 个远置终端)
所有子地址的可选择性
广播方式的可选择性
可编程模式代码子地址
可编程状态字
可编程 RT 响应时间
信息时间贴(32 bit @ 1 μ Sec)
可实时改变的动态 RT 表
实时改变数据和状态字
全部的误差的写入和检测功能

时序总线监控

用于堆栈信息存储的 64Kbyte 专用 RAM
用于选定的获取状态的 881KbyteRAM 缓存
外部硬件触发
可编程的条件触发和屏蔽
信息时间贴(32 bit @ 1 μ Sec)
存储所有的,仅存,模式状态后储存
所有误差的检测功能

主要接口

VXI Revisoin 1.3 版本
基于消息的使用
字符串协议
A16, A24主控,D16协同
内存空间: 2MBytes
中断: IRQ1-7

电源

+5v +/- 5% 3.8毫安
+12V +/- 5% 100毫安
-12V +/- 5% 50毫安

物理特性

尺寸 “C”, 单槽
重量 2.35 公斤

环境特性

操作温度: 0 – 50 $^{\circ}$ C
存储温度: -20--70 $^{\circ}$ C
湿度: 5% – 95%不凝结
MTBF (MIL 217F) :
在 25 $^{\circ}$ C下, 无故障工作 108,932 小时,20KC (GB)

软件支持

LabWindows/CVI P&P 驱动软件
LabView P&P 驱动软件