



## IIB-1553-PC104

IIB-1553-PC104 是一款对兼容计算机提供全 MIL-STD-1553 标准测试, 仿真以及分析的智能接口卡。支持 1553A, 1553B, McAIR 规范和 STANAG 3838 协议。

IIB-1553-PC104 支持并发的总线控制器(BC)、和能挂 31 个远置终端(RT)以及总线监控器(BM), 还提供一个独立的、具有超强多重触发能力的时序总线监控器设备 (CBM)。在 BC 和 RT 模式中提供全误差(错误)写入功能, 在 BC,RT,BM 和 CBM 模式中提供全误差(错误)侦测功能。该卡提供一个独立的、双冗余的 1553 接口。提供 2M 双端口的 RAM, 主板使用的 PC 内存空间是可选择的。主板提供 C 语言驱动程序的原始代码和标准窗口菜单驱动软件。

### 详述规格说明书

#### 常规说明

- # 兼容 MIL-STD-1553A/B, STANAG 3838 协议
- # 兼容 McAir 规范
- # 2M 的双端口 RAM (全模式)
- # 可编程序中断
- # 二进制和诊断
- # 所有设置可实时编程
- # 可针对 Direct 或者 TX 耦合进行编程
- # 可对 TX 振幅进行编程
- # 全部错误的写入(BC & RT)
- # 全部错误的侦测(全模式)

#### 总线控制器

- 可编程交互信息的延迟
- 可编程 RT 响应时间
- 可编程帧频率
- 可编程信息的排序
- 信息和数据的实时改变
- 非循环信息的插入
- 模式代码, BC-RT,RT-BC,RT-RT 广播方式
- 多数据缓冲,全部传送的和接受的信息
- 差错的写入和侦测

#### 远程终端

- 多重 RT 模拟 (可上到 31 个远置终端)
- 所有深层地址的可选择性
- 广播方式的可选择性
- 可编程模式代码的深层地址
- 可编程状态词
- 可编程 RT 响应时间
- 信息次数的跟踪(32 bit @ 500 nSec)
- 实时改变动态的 RT 表
- 实时改变数据和状态字

#### 总线监控

- 数据缓冲的监控
- 数据次数的跟踪 (32 bit @ 10 uSec)
- 所有数据可以用来分析

#### 时序总线的监控

- 可编程引起条件反应的触发和模拟
- 信息次数的跟踪(32 bit @ 500 nSec)
- 存储所有的, 存储仅有的, 模式状态下的储存
- 所有错误的侦察能力

#### 主要接口

- 计算机依从: AT, ISA, EISA 总线
- 内存空间: 8K 至 2M, 可以配置更高
- 中断(4)使用者可以自定义 IRQ3 至 15
- 电源 +5v +/- 5% 600 mAmps  
+12V +/- 5% 180 mAmps

#### 物理特性

- 尺寸 96mm x 90mm
- 重量 180grams

#### 环境特性

- 操作温度: 0 - 50°C
- 存储温度: -20--70°C
- 湿度: 5% - 95%不凝结
- MTBF (MIL 217F) :  
在 25°C下, 无故障工作 121, 544  
小时(GB)

#### 软件支持

- C 语言的原始代码
- 窗口菜单软件(Win3.x, WinNT, Win95)

