IIB-1553-VXI-4C

IIB-1553-VXI-4C 是一款能在 VXI 总线上提供全面 MIL-STD-1553 测试、仿真和总线分析的,具有 4 路独立通道的智能型接口卡,支持 1553A，1553B，McAIR 和 STANAG 3838 协议。

每个单独的通道可并行运行为总线控制器(BC)、最多 31 个远置终端(RT)以及窗口模式的总线监控器(BM)，或者作为一个独立的、具有多重触发功能的时序总线监控器（CBM）。 在 BC 和 RT 状态下中提供全误差(错误)写入功能，在 BC,RT,BM 和 CBM 模式下提供全误差检测功能。每个通道提供一个可变振幅的双冗余 1553 接口，及 2M 字节双口 RAM。本卡提供 C 语言驱动程序的原始代码和标准窗口菜单驱动软件。

常规说明

兼容 MIL-STD-1553A/B, STANAG 3838 协议
兼容 McAir 规范
1M 的双端口 RAM 对于每个通道 (全模式)
二进制和诊断
所有设置可实时编程
在前面板 Direct 或者 TX 耦合
在前面板接入内部 1553 总线
全误差写入功能（BC&RT）
全部错误的侦测(全模式)
外部触发入和触发出
独立操作的带有 3 个 DSP(处理器)的 CPU

总线控制器

用于信息存储的 96 Kbyte 专用 RAM
可编程的 TX 振幅
可变程的交互信息的延迟
可编程 RT 响应时间
可编程帧频率
可编程的信息排序
信息和数据可实时改变
非循环信息的插入
BC-RT,RT-BC,RT-RT,模式代码，广播方式
多重数据缓冲,全部传送的和接受的信息
全部的误差的写入和检测功能

远程终端

用于信息存储的 96 Kbyte 专用 RAM
多 RT 仿真 (最多 31 个远置终端)
所有子地址的可选性
广播方式的可选性
可编程模式代码子地址
可编程状态字
可编程 RT 响应时间
信息时间贴(32 bit @ 1μSec)
可实时改变的动态 RT 表
实时改变数据和状态字
全部的误差的写入和检测功能

时序总线监控

用于堆栈信息存储的 64Kbyte 专用 RAM
用于选定的获取状态的 881KbyteRAM 缓存
外部硬件触发
可编程的条件触发和屏蔽
信息时间贴(32 bit @ 1μSec)
存储所有的，仅存,，模式状态后储存
所有误差的检测功能

主要接口

VXI Revisoin 1.3 版本
基于消息的使用
字串协议
A16, A24主控,D16协同
内存空间：2MBytes
中断：IRQ1-7

电 源

+5v +/- 5% 3.8毫安
+12V +/- 5% 100毫安
-12V +/- 5% 50毫安

物理特性

尺寸 “C”，单槽
重量 2.35 公斤

环境特性

操作温度：0 – 50^{0}C
存储温度：-20--70^{0}C
湿 度：5% – 95%不凝结
MTBF (MIL 217F) ：
在 25^{0}C下，无故障工作 108,932 小时.20KC (GB)

软件支持

LabWindows/CVI P&P 驱动软件
LabView P&P 驱动软件

WESTERN AVIONICS